# Traitements de signaux

## Multiplicateur sinus de précision

## Transformation de signaux de codeurs SinCos en plusieurs signaux de sortie SinCos

## HEAG 159



HEAG 159

### Points forts

- **Transformation de signaux SinCos en plusieurs signaux SinCos**
- **Facteur de multiplication 1...128**
- **Processus de régulation d'Offset et d'amplitude**
- **Oversampling avec 24 MHz**
- **Préfiltrage numérique**
- **Haute fiabilité des sorties**

### Option

- **Amplificateur intégré**
- **Deux entrées sinus pour la compensation de l'excentricité du codeur raccordé**
- **Sortie faute, alimentation en courant externe**

### Caractéristiques électriques

| | |
|---|---|
| Alimentation | 5 VDC ±5 %<br>10...30 VDC |
| Courant | ≤500 mA (5 VDC)<br>≤300 mA (10...30 VDC) |
| Entrées | SinCos<br>2x SinCos |
| Signaux d'entrée | A+, A-, B+, B-, R+, R- |
| Fréquence d'entrée | 400 kHz |
| Sorties | SinCos<br>Sortie défaut |
| Signaux de sortie | A+, B+, R+, A-, B-, R-<br>Option:<br>A+, B+, R+, A-, B-, R-, Erreur- |
| Résolution de l'amplitude | 12 bits |
| Fréquence de sortie | ≤600 kHz |
| Facteur d'interpolation pour sortie SinCos ((multiplication)) | 1...128 |

### Caractéristiques mécaniques

| | |
|---|---|
| Dimensions L x H x P | 122 x 122 x 80 mm |
| Indice de protection DIN EN 60529 | IP 65 |
| Température d'utilisation | 0...+50 °C |
| Résistance | DIN EN 60068-2-6<br>Vibration 1 g, 50-2000 Hz<br>DIN EN 60068-2-27<br>Choc 30 g, 11 ms |
| Poids | 1 kg |
| Raccordement | Embase mâle M23, 12 points<br>Embase mâle, 3 points, externe en courant |

31.10.2013 Sous réserve d'erreurs, de modifications techniques.

## HEAG 159

### Références de commande

**HEAG 159 -** [ ][ ][-][ ][-][ ][-][ ]

Alimentation en courant externe
- Sans alimentation externe en courant
EXT Avec alimentation en courant externe

Sortie défaut
- Sans sortie de défaut
ER Avec sortie de défaut

Facteur d'interpolation pour sortie SinCos - voir tableau

Entrée sinusoïdale duale
- Une entrée sinus (standard)
D Deux entrées sinus pour équilibrer des divergences dans la concentricité du codeur connecté

Préamplificateur intégré
- Sans préamplificateur intégré
V Avec préamplificateur intégré

Facteur d'interpolation pour sortie SinCos

| | | | |
|---|---|---|---|
| 1 | 4 | 16 | 64 |
| 2 | 8 | 32 | 128 |

31.10.2013 Sous réserve d´erreurs, de modifications techniques.

# Traitements de signaux

## Multiplicateur sinus de précision

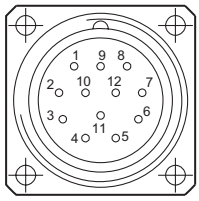
## Transformation de signaux de codeurs SinCos en plusieurs signaux de sortie SinCos

## HEAG 159

### Affectation des bornes

**Vue A** - Entrées signaux codeur
Embase femelle sens anti-horaire

| Boîte | Désignation |
|---|---|
| 1 | B- (inv.) |
| 2 | 5 VDC |
| 3 | R+ (top zéro) |
| 4 | R- (top zéro inv.) |
| 5 | A+ |
| 6 | A- (inv.) |
| 7 | n.c. |
| 8 | B+ |
| 9 | n.c. |
| 10 | 0 V |
| 11 | 0 V |
| 12 | 5 VDC |



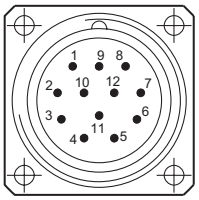

**Vue C** - Option : alimentation externe,
connecteur mâle

| Contact | Désignation |
|---|---|
| 1 | 10 ... 30 VDC |
| 3 | 0 V |
| 4 | Blindage |




**Vue B** - Sorties sin/cos
Embase mâle sens anti-horaire

| Contact | Désignation |
|---|---|
| 1 | B- $_{MULT}$ (inv.) |
| 2 | 5 VDC<br>(n.c. avec l'option source d'alimentation externe) |
| 3 | R+ $_{MULT}$ (top zéro) |
| 4 | R- $_{MULT}$ (top zéro inv.) |
| 5 | A+ $_{MULT}$ |
| 6 | A- $_{MULT}$ (inv.) |
| 7 | n.c.<br>(Error - avec l'option sortie défaut) |
| 8 | B+ $_{MULT}$ |
| 9 | n.c. |
| 10 | 0 V |
| 11 | 0 V |
| 12 | 5 VDC<br>(n.c. avec l'option source d'alimentation externe) |

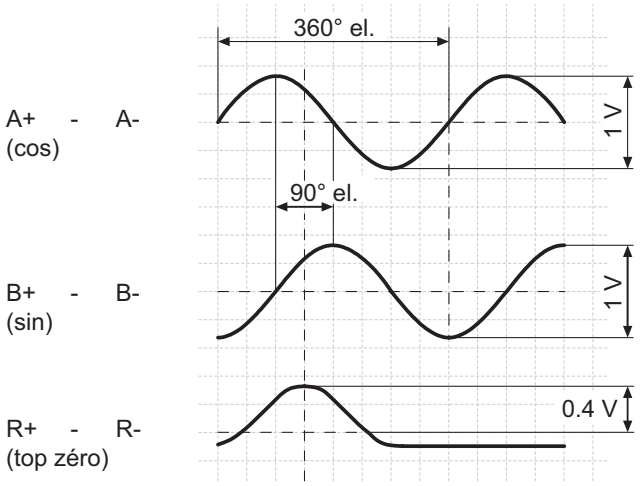



31.10.2013 Sous réserve d'erreurs, de modifications techniques.

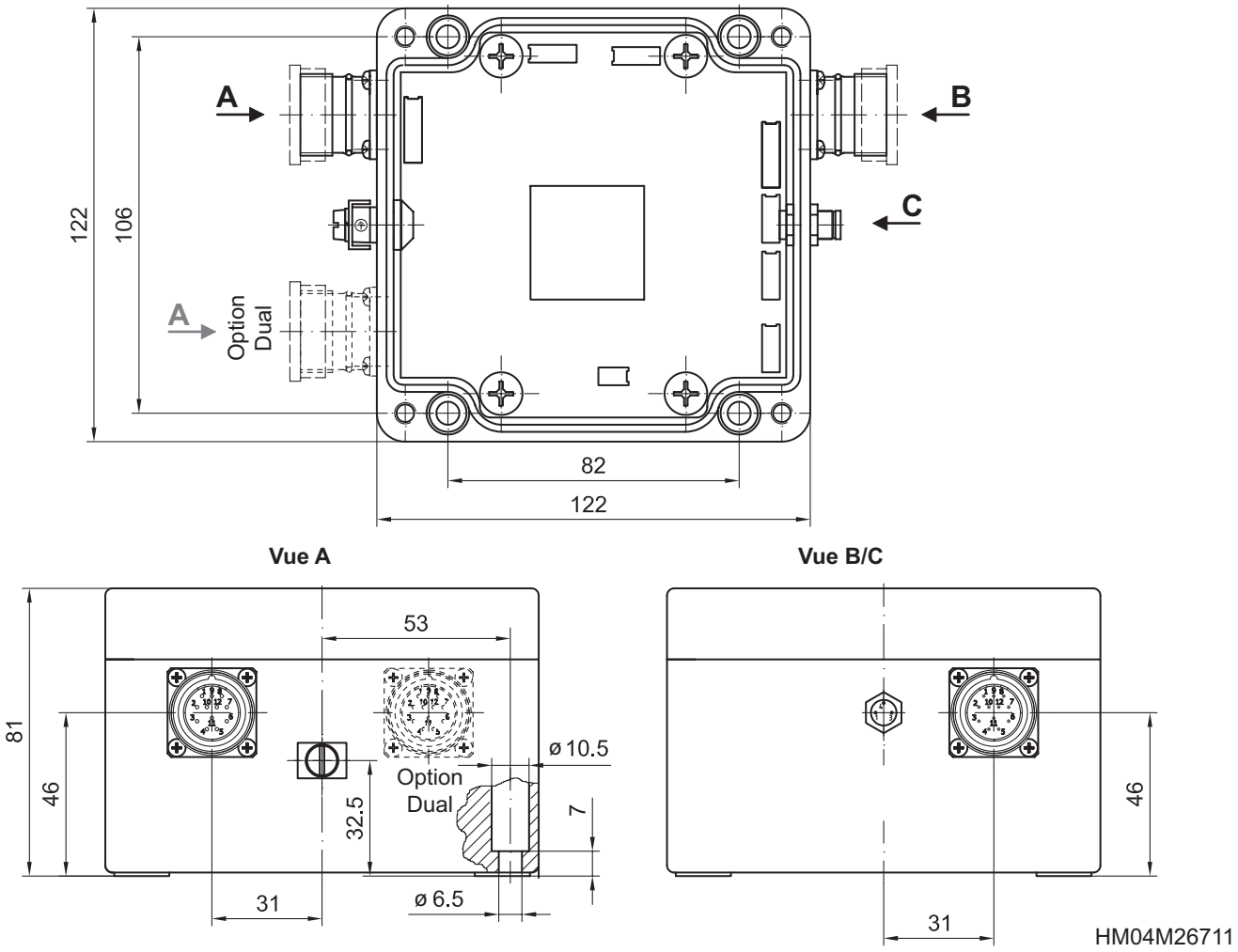
## HEAG 159

### Signaux de sortie

Signaux sinus amplifiées




### Dimensions




31.10.2013 Sous réserve d´erreurs, de modifications techniques.